

SISTEMAS DIGITAIS

Licenciatura em Engenharia Eletrotécnica

Licenciatura em Engenharia Informática

Exame – 15 de Janeiro de 2016

Antes de começar o exame leia atentamente as seguintes instruções:

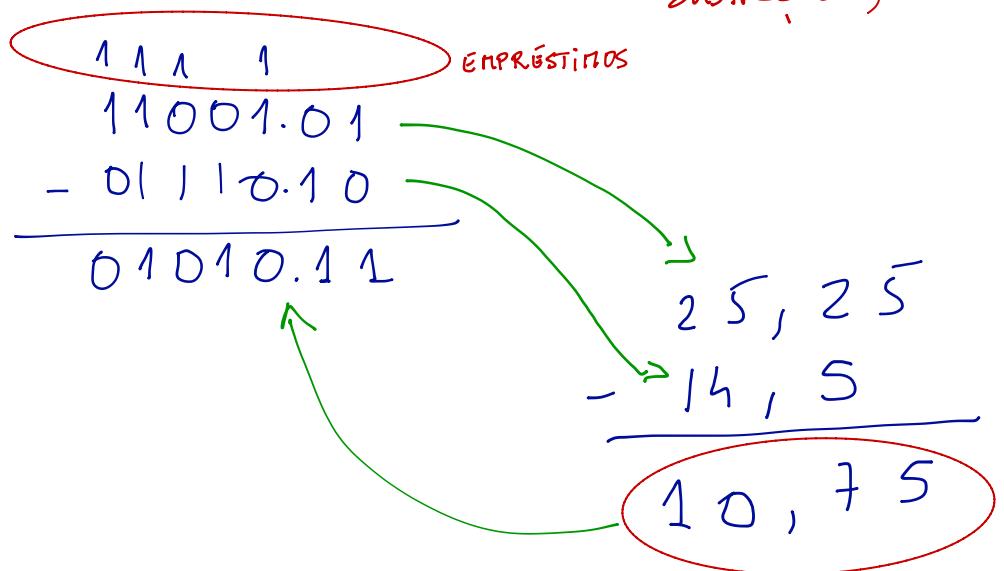
- Apenas é permitido ter em cima da mesa de exame os enunciados e folhas entregues pelo docente.
- Identifique, de forma legível, o cabeçalho de todas as folhas de exame que entregar. A identificação imprópria de uma folha de exame acarreta a sua inutilização.
- A cotação das perguntas encontra-se indicada, no fim das mesmas, entre parêntesis retos.
- O aluno detetado a plagiar verá o seu exame anulado e poderá incorrer em processo disciplinar.

Duração da prova: 1 hora e ½ .

1- Efetue, na base 2, a seguinte operação de subtração: [2]

$$11001.01_2 - 1110.1_2 = ?$$

Devem ser apresentados os empréstimos durante a operação de ~~adição~~ *Subtração* :)



A handwritten diagram of a binary subtraction problem. The problem is $11001.01_2 - 1110.1_2$. The result is shown as 01010.11_2 . Above the first column of digits (1, 1, 1, 1), there is a red circle containing the number 1, with the word "EMPRÉSTIMOS" written next to it. Green arrows point from this circled 1 down to the subtraction line under each column, indicating the borrowing process. To the right of the result, the answer is written as $25, 25$ above a line, $-14, 5$ below it, and $10, 75$ enclosed in a red circle at the bottom.

2- Represente em hexadecimal cada um dos seguintes números: [2]

a) 109_{10}

b) 1011010111.10_2
 2 D 7 . 8

a) Pode ser feito com divisões sucessivas por 16 ou convertendo para binário e depois converter para hexadecimal. Por exemplo:

método 1

$$\begin{array}{r} 109 \longdiv{12} \\ 09 \quad 54 \longdiv{12} \\ \textcircled{1} \quad \textcircled{0} \quad 14 \quad 27 \longdiv{12} \\ \textcircled{0} \quad \textcircled{1} \quad \textcircled{1} \quad 07 \quad 13 \longdiv{12} \\ \textcircled{1} \quad \textcircled{0} \quad \textcircled{6} \quad 3 \longdiv{12} \\ \textcircled{1} \quad \textcircled{2} \end{array}$$

$$1101101_2 = 6D_{16}$$

método 2

$$\begin{array}{r} 109 \longdiv{16} \\ \textcircled{13} \quad 6 \\ \downarrow \\ \textcircled{1} \\ \leftarrow 6D_{16} \end{array}$$

- 3- Utilizando o método de simplificação pelos **mapas de Karnaugh** obtenha uma expressão mais simples mas logicamente equivalente a: [3]

$$f(A, B, C, D) = \bar{A} \cdot B + \bar{B} \cdot C + \bar{A} \cdot \bar{B} + A \cdot B \cdot C \cdot D + B \cdot C + A \cdot B \cdot \bar{D} + A \cdot B \cdot \bar{C} + A \cdot B \cdot \bar{C} \cdot D$$

$$= \bar{A} + B + C$$

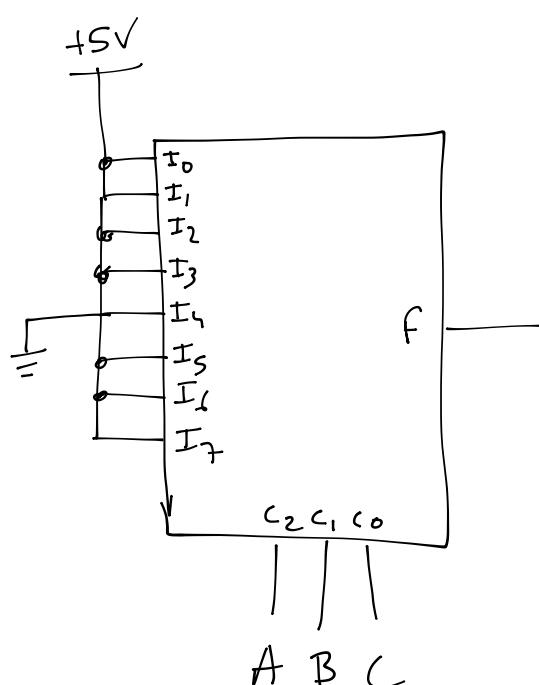
$\bar{C}\bar{D}$	00	01	11	10
00	1	1	1	0
01	1	1	1	0
11	1	1	1	1
10	1	1	1	1

- 4- Utilizando um **multiplexador digital de 8 para 1** apresente um diagrama de ligações que permita descrever o comportamento da função:

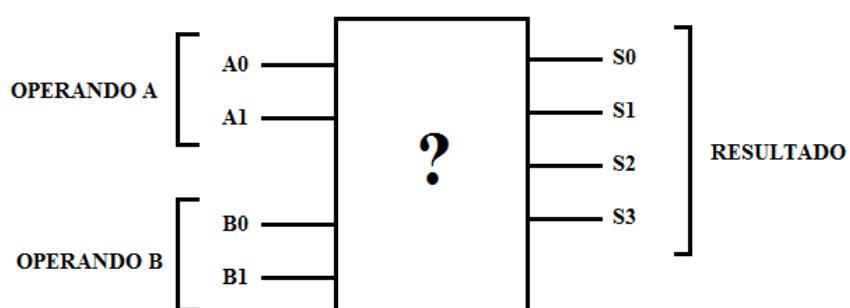
$$f(A, B, C, D) = \bar{A} \cdot B + \bar{B} \cdot C + \bar{A} \cdot \bar{B} + A \cdot B \cdot C \cdot D + \\ B \cdot C + A \cdot B \cdot \bar{D} + A \cdot B \cdot \bar{C} + A \cdot B \cdot \bar{C} \cdot D$$

Para além do multiplexador pode utilizar as **portas NOT** que achar necessárias. [3]

A	B	C	D	F
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1



- 5- Projete um sistema digital combinatório que seja capaz de apresentar o **produto de dois números binários de dois bits**. Ou seja pretende-se um circuito com a seguinte estrutura:



a) Obtenha a tabela de verdades relativa à operação. [2]

$A_1, A_0 \quad B_1, B_0$	$S_3 \quad S_2 \quad S_1 \quad S_0$
0 0 0 0	0 0 0 0
0 0 0 1	0 0 0 0
0 0 1 0	0 0 0 0
0 0 1 1	0 0 0 0
0 1 0 0	0 0 0 0
0 1 0 1	0 0 0 1
0 1 1 0	0 0 1 0
0 1 1 1	0 0 1 1
1 0 0 0	0 0 0 0
1 0 0 1	0 0 1 0
1 0 1 0	0 1 0 0
1 0 1 1	0 1 1 0
1 1 0 0	0 0 0 0
1 1 0 1	0 0 1 1
1 1 1 0	0 1 1 0
1 1 1 1	1 0 0 1

b) Obtenha as equações lógicas, na sua forma mais simples, recorrendo aos mapas de Karnaugh [2]

$$S_3 = A_1 \cdot A_0 \cdot B_1 \cdot B_0$$

$B_1, B_0 \backslash A_1, A_0$	00	01	11	h
$A_1, A_0 \backslash B_1, B_0$	00	0	0	0
00	0	0	0	0
01	0	0	0	0
11	0	0	0	1
10	0	0	1	1

$$S_2 = A_1 \cdot \overline{A_0} \cdot B_1 + A_1 \cdot B_1 \cdot \overline{B_0}$$

$S_1 \quad A_1, A_0$	00	01	11	h
$B_1, B_0 \backslash A_1, A_0$	00	0	0	0
00	0	0	0	0
01	0	0	1	1
11	0	1	1	1
10	0	1	1	1

$$S_1 = A_1 \cdot \overline{B}_1 \cdot B_0 + A_1 \cdot \overline{A}_0 \cdot B_0 + \overline{A}_1 \cdot \overline{A}_0 \cdot B_1 + A_0 \cdot B_1 \cdot \overline{B}_0$$

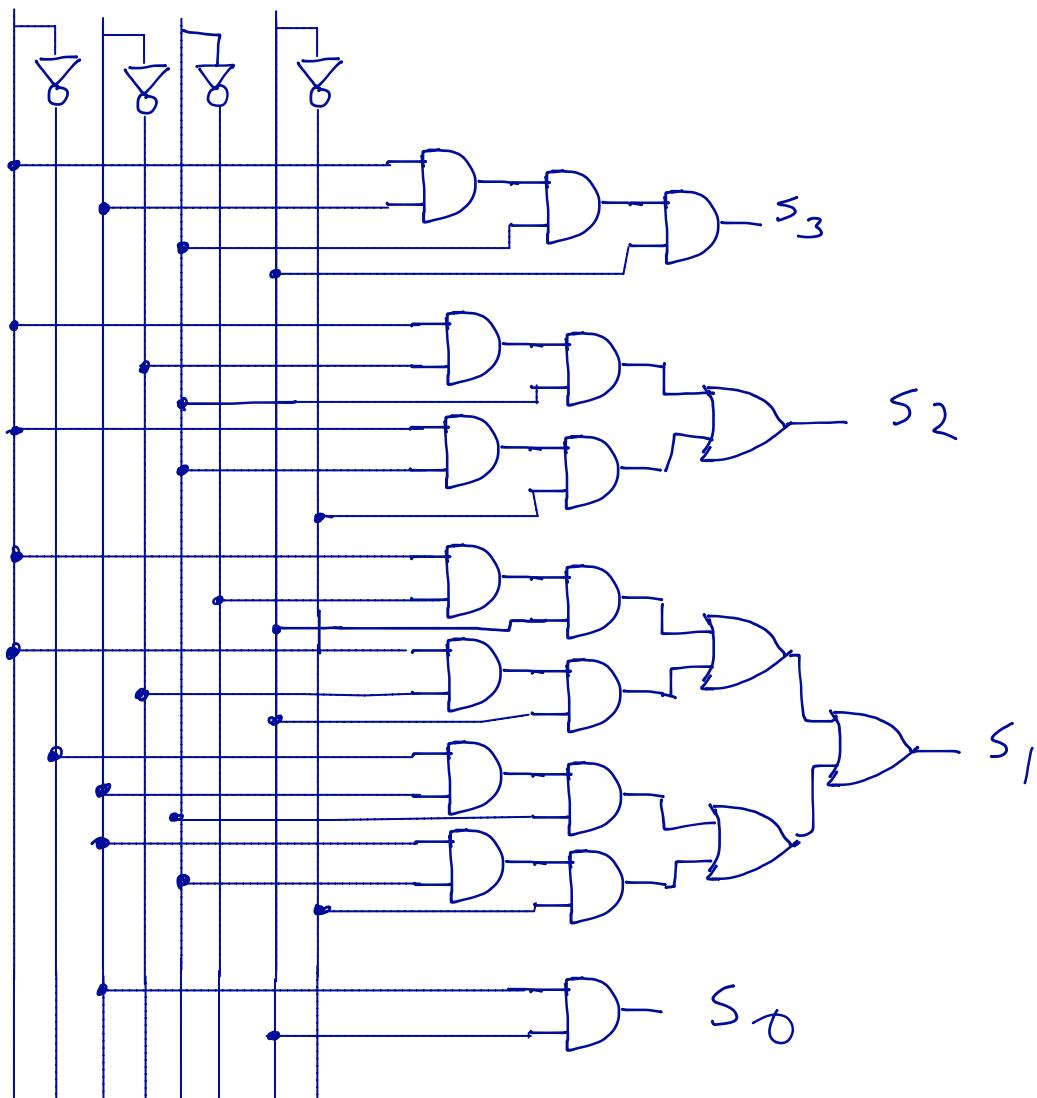
$S_2 \quad A_1, A_0$	00	01	11	h
$B_1, B_0 \backslash A_1, A_0$	00	0	0	0
00	0	0	0	0
01	0	1	1	0
11	0	1	1	0
10	0	0	0	0

$$S_0 = A_0 \cdot B_0$$

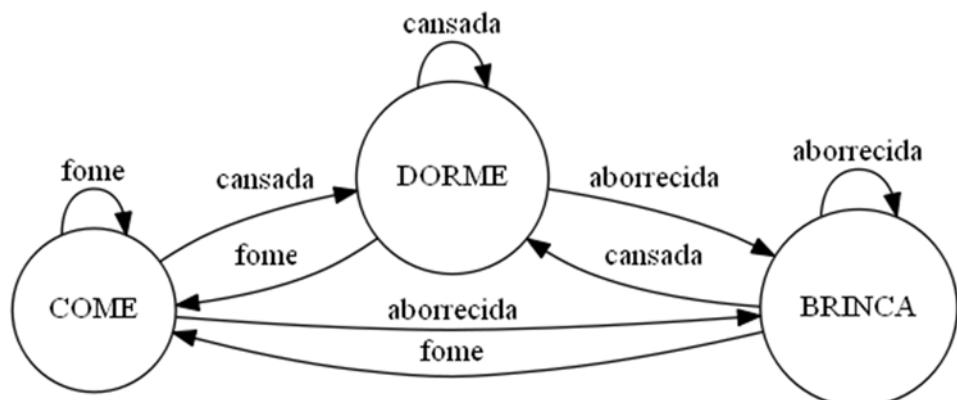
$$S_1 = A_1 \cdot \overline{B}_1 \cdot B_0 + A_1 \cdot \overline{A}_0 \cdot \overline{B}_0 + \overline{A}_1 \cdot \overline{A}_0 \cdot B_1 + \\ + A_0 \cdot B_1 \cdot \overline{B}_0$$

c) Desenhe o diagrama lógico [1].

$A_1 \ A_0 \ B_1 \ B_0$



- 6- A minha gatita tem 5 meses e chama-se **Tita**. Durante o dia o seu comportamento pode ser descrito pela seguinte máquina de estados finita:



Considere que os estados e estímulos da gata são codificados com dois bits do seguinte modo: **COME = 01**, **DORME = 00**, **BRINCA = 11** e **fome = 00**, **cansada = 10** e **aborrecida = 11**.

a) Preencha a tabela de transição de estados considerando flip-flop's JK. [2]

$Q_1 Q_0$	$X_1 X_0$	$Q_1' Q_0'$	$J_1 \ k_1$	$J_0 \ k_0$
Dormir	00	00	01	0 X 1 X
	00	01	X X	X X
	10	00	0 X	0 X
	11	11	1 X	1 X
Come	01	00	01	0 X X 0
	01	01	X X	X X
	10	00	00	0 X X 1
	11	11	11	1 X X 0
X	10	00	X X	X X
	10	01	X X	X X
	10	10	X X	X X
	11	11	X X	X X
Brinca	11	00	01	X 1 X 0
	11	01	X X	X X
	11	10	00	X 1 X 1
	11	11	11	X 0 X 0

b) Obtenha as equações de excitação. [2]

$$K_1 = \overline{J_0}$$

$$J_1 = X_0$$

$$K_0 = X_1 \cdot \overline{X_0}$$

$$J_0 = \overline{X_1} + X_0$$

c) Desenhe o diagrama lógico associado ao problema proposto. [1]

